## MATERIAL FOR INFORMATION DISCLOSURE STATEMENT

## **List of Prior Art References**

- A. Japanese Patent Application Laid-Open No. 2001-112250, laid-open on April 20, 2001
- B. Japanese Patent Application Laid-Open No. 2000-299981, laid-open on October 24, 2000

## Comments

## Reference A

The technology disclosed by this reference is for monitoring a switching current flowing through an output transistor, and charge and discharge currents of an output capacitor in addition to monitoring an output voltage, and for driving and controlling the output transistor in accordance with results obtained through the monitoring process. However, according to this conventional technology, items to be monitored are limited to the switching current flowing through the output transistor and the charge and discharge currents of an output capacitor. Because an output current actually flowing through the load is not monitored, it may be possible that the output transistor cannot be driven and controlled so as to follow the fluctuations of load, and this may cause the output voltage to change to no small extent.

## Reference B

The technology disclosed by this reference is also for monitoring a switching current flowing through an output transistor, and charge and discharge currents of an output capacitor in addition to monitoring an output voltage, and for driving and controlling the output transistor in accordance with results obtained through the monitoring process. However, according to this conventional technology, as in the above-mentioned case, items to be monitored are limited to the switching current flowing through the output transistor and the charge and discharge currents of an output capacitor. Because an output current actually flowing through the load is not monitored, it may be possible that the output transistor cannot be driven and controlled so as to follow the fluctuations of load, and this may cause the output voltage to change to no small extent.

### **Present Invention**

By contrast, a power supply device relating to the invention comprises a switching element connected between two different potentials, an output smoothing section for smoothing a voltage outputted from a terminal of the switching element and produce an output voltage provided for a load, a driver section for driving and controlling the switching element, and an output current sensing section for monitoring current flowing through the load, the output current sensing section provided in a stage after the output smoothing section. The power supply device is configured in such a way that, when a desired output voltage is produced from an input voltage, the switching element is driven and controlled by the driver section by incorporating a monitored result obtained by the output

current sensing section. According to this configuration, it is possible to produce a stable output voltage even if there are abrupt changes of load.

# PATENT-ABSTRACTS-OF-JAPAN

(11)Publication number:

2001-112250

(43) Date of publication of application: 20.04.2001

(51)Int.CI.

HD2M 3/28 HO2M 3/155

(21)Application number: 2000-279227

(71)Applicant: LUCENT TECHNOL INC

(22)Date of filing: 14.09.2000

(72)Inventor: BOYLAN JEFFREY J

JACOBS MARK E VIJAYAN JOSEPH

(30)Priority

Priority number: 1999 395149 Priority date: 15.09.1999

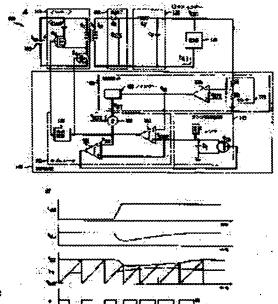
Priority country: US

### (54) COMPENSATING CIRCUIT

## (57)Abstract:

PROBLEM TO BE SOLVED: To provide a power converter responding more quickly than conventional ones to a rapid change in its operating conditions generated during its changeover cycle.

SOLUTION: There are provided a compensating method and circuit for compensating the change of the output characteristic of a power converter, or the circuit using the method which are used together with a changeovermode modulator for generating the driving signals of a power-supply switch and the compensating circuit. One embodiment of the compensating circuit includes a sensor for sensing the output characteristic of the power converter and a filter coupled to the sensor for forming an intermediate signal indicating the change of the output characteristic of the power converter. The changeover- mode modulator so adjusts the driving signals according to the intermediate signal as to reduce thereby the delay of the response of the power converter.



### **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

(19)日本国特許庁 (JP)

## (12) 公開特許公報(A)

(11)特許出顧公閱發导 特開2001-112250

(P2001 - 112250A)

(43)公開日 平成13年4月20日(2001.4.20)

(51) Int.CL'		級別配号	FI		デーマコー)*(参考)
H02M	3/28		H02M	3/28	н
	9/165			3/155	н

#### 審査請求 京請求 商求項の数22 OL (全 14 頁)

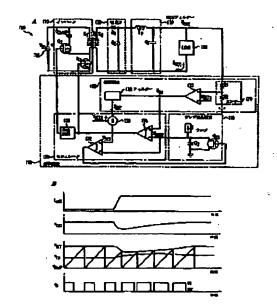
(21)出事番号	特章2000-279227(P2000-279227)	(71)出収人	506077259 ルーセント テクノロジーズ インコーボ
(22)出版日	平成12年9月14日(2000.9.14)		レイテッド Lucent Technologies
(31) 優先維主張書号 (32) 優先日 (33) 優先滕主張図	09/395149 平成11年9月15日(1989.9.15) 米国(US)		Inc. アメリカ合衆国 07974 ニュージャージ ー、マレーヒル、マウンテン アベニュー 600-700
		(74)代理人	100091053 弁理士 三俣 弘文
			最終頁に統く

#### (54) 【発明の名称】 補償回路

#### (57)【要約】

【課題】 切り換えサイクル中の電力コンバータの作動 条件の急速な変化により迅速に応答する電力コンバータ を提供する。

【解決手段】 電源スイッチ及び箱債国路に対する駆動 信号を発生する切り換えモード・モジュレータと共に使 用するための。上記コンバータの出力特性の変化を縮度 するための方法及びその回路又は方法を用いた回路。1 つの実施の影響で、上記補償回路はは出力特性を懸知す るためのセンサーと、そのセンサーに結合され、上記出 力特性の変化を示す中間信号を形成するフィルターを含 んでいる。モジェレータは中間健母に従って駆動信号を 調節して、それによってコンバータの広答遅延を減少さ せる.



#### 【特許語承の高田】

【額水項1】程源スイッチのための駆動信号を発生させ るモジュレータを有する切り換えモード電力コンバータ と共に使用する協慎国路において、

a) 前記コンバータの出力特性を感知するセンサーと、 り) 前記センサーに接続され、前記出力特性における変 化を示す中間信号を発生させるフィルターとからなり、 前記モジュレータが、前記中間信号に応じて前記駆動信 号の切り換え周期を調節して、それによって前記コンパ ータの応答遅延を拡少させることを特徴とする相似回

【請求項2】前記コンバータがさらに、ランプ信号を発 生させるランプ発生装置を有し、

前記モジュレータが、前記中間個号に応じて前記ランプ 信号を修正して、それによって剪記切り換え周期を調節 する切り換えサイクル比較器を有することを特徴とする 請求項1記載の回路。

【請求項3】前記切り換えサイクル比较器が、前記ラン ブ信号をリセットすることにより、前記ランブ信号を修 正することを特徴とする韻水項2記載の回路。

【顧水項4】前記切り換えサイクル比較圏が、前記ラン プ信号の傾斜を変化させることにより、前記ランプ信号 を修正することを特徴とする請求項2記載の回路。

【論求項5】前記出力特性が、前記コンバータの出力電 圧であり、

前記コンバータが、

ランプ信号を発生させるランプ発生装置と、

前記出力電圧と普筆電圧を比較してその結果に暮づく誤 登信号を発生させる誤差アンプとを有し、前記モジュレ ータが、前記ランプ信号及び前記誤整信号を受信して、 そとから前記駆動信号を発生させるデューティ・サイク ル比较器を有することを特徴とする額水項 1 記載の回 路.

【翻求項6】前記出力特性が、前記コンバータの出力電 狐であり、

前記論慎回路が解記出力電圧を基準電圧と比較してその 結果に基づいて誤差値号を発生させる誤差アンプを有

前記フィルターが前記娯差信号の変化に応じて前記中央 信号を発生させることを特徴とする調求項1記載の回

【論求項7】前記出力特性が、前記コンバータの出力電 途であり、

前記コンパータが、さらに出力キャパシタを有し、 前記センザーが、前記出力キャパシタに並列に接続さ れ、前記出力図力を示している出力図流信号を発生させ るオブザーバ回路を有し、

前記フィルターが、前記出力電流信号に応じて前記中間 信号を発生させることを特徴とする請求項!記録の回

【語水項8】電源スイッチの対する駆動信号を発生させ るモジュレータを有する切り扱えモード電力コンパータ と共に用い、前記コンパータの出力特性の変化を協慎す る方法において、

- a) 顔記コンバータの顔記出力特性を感知するステップ
- b) 前記出力特性における前記変化を示す中間信号を発 生させるステップと、
- c)前記中間信号に応じて前記駆動信号の切り換え期間 10 を調節するステップとを有し、それによって前記コンバ ータの応答遅延を減少させることを特徴とする開催方

【語水項9】前記(c)調節ステップが、前記中間値号 に応じてランプ倡号を依正するステップを有することを 特徴とする額求項8記録の方法。

【翻求項10】前記像正ステップが、顔記ランプ信号を リセットするスチップを有することを特徴とする論求項 9記録の方法。

【論求項!! )前記修正ステップが、解記ランプ信号の 26 スロープを変化させるステップを有することを特徴とす る脚水項9起盤の方法。

【韻求項12】前記出力特性が前記コンバータの出力電 圧であり、

d) ランプ信号と前記出力電圧における誤差を示す誤差 信号を受信し、それによって前記駆動信号を発生させる ステップを更に有することを特徴とする語水項8配成の

【韻求項13】前記出力特性が前記コンバータの出力電 圧であり、

30 e) 前記出力電圧を基準電圧と比較して、それによって 誤差信号を発生させる誤差信号発生ステップを有し、 前記(e)誤差倡号発生ステップが、解記誤差倡号にお ける変化に応じて前記中間倡号を発生させるステップを 有することを特徴とすることを特徴とする請求項8記載 の方法。

【詰求項14】前記出力特性が前記コンパータの出力電 流であり、

前記コンパータがさらに出力キャパンタを有し、

前記(a)感知ステップが、(al)商記出力キャパシ タに並列に接続されたオブザーバ回路によって出力電流 を示す出力電流信号を発生させるステップを有し、

前記(al)出力信号発生ステップが、前記出力電液信 号に応じて前記中間信号を発生させるステップを有する ことを特徴とする船水項8駅館の方法。

【国求項15】a)少なくとも1つの灯源スイッチと り)前記電源スイッチに接続され、前記電源スイッチに 対する駆励信号を発生させるモジュレータと、

- c) 協慎回路と、からなる切り換えモード・コンパータ において、
- 50 前記(c) 箱依回路は、

(cl) 前記コンバータの出力特性を感知するセンサー

(c2) 前記センサーに接続され、前記出力特性におけ る変化を示す中間信号を発生させるフィルターとからな

前記(b)モジュレータが、前記中間信号に応じて前記 駆動借号の切り換え周期を調節して、それによって前記 コンバータの応誓返延を減少させることを特徴とする切 り換えモード・コンバータ。

号発生整置を含み、

前記モジュレータが、前記中間信号に応じて前記ランプ 信号を確正し、それによって前記切り換え期間を調節す る切り投えサイクル比较器を有することを特徴とする請 求項15記載のコンバータ。

【菌水項17】附記切り換えサイクル比较圏が、隙記ラ ンプ信号をリセットすることで剪記ランプ信号を修正す るととを特徴とする請求項16記載のコンパータ。

【請求項18】解記切り換えサイクル比較器が解記ラン することを特徴とする錦水項16記録のコンパータ。

【調水項19】顔記出力特性が、前記コンバータの出力 電圧であり、

剪記コンバータが、

ランプ信号を発生させるランプ発生鉄団と、

前記出力電圧を基準電圧と比較してそれによって誤差信 母を発生させる誤差アンプとを有し、

剪記モジュレータが、剪記ランプ信号と剪記誤登信号を 受信し、それにより前記駆動信号を発生させるデューテ ィ・サイクル比較器を有することを特徴とする語求項1 30 5記録のコンバータ。

【鶴水平20】前記出力特性が前記コンパータの出力電 圧であり、

前記コンパータが、前記出力電圧を菩準電圧と比較し て、それから誤登信号を発生させる誤整信号生成器を含 んでおり.

前記フィルターが、前記誤差信号の変化に応じて前記中 閻信号を発生することを特徴とする頭水項 1 5記録のコ ンバータ。

【請求項21】前記出力特性が前記コンバータの出力電 40 迹であり.

前記コンバータが、さらに出力キャパンタを有し、

前記センサーが、前記出力キャパシタと並列に接続さ れ、前記出力経流を示す出力信号を発生させるオブザー ハ回路を含んでおり、

前記フィルターが、前記出方信号に応じて前記中間信号 を発生させることを特徴とする請求項15記載のコンバ 一夕.

【鷗水項22】ランプ信号を発生させるランプ発生装置

前記出力電圧を基準電圧と比較して、その結果に基づい て誤差信号を発生させる誤差アンプとを含んでおり、 前記モジュレータが、前記ランプ信号と前記誤登倡号を 受信してそれによって関記駆動信号を発生するデューテ ィ・サイクル比較器を有することを特徴とする語求項1 5記銭のコンバータ。

【発明の詳細な説明】

[0001]

【呉明の属する技術分野】本発明は一般的には電響変換 【論求項16】さらにランプ信号を発生させるランプ信 19 に関し、より具体的には切り換えモード電力コンバー タ 上記コンバータの出力特性における変化を簡償する 方法。そして、上記回路又は上記方法を用いたコンバー 夕に関する。

[0002]

【従来の技術】電力コンバータは入力電圧波影を指定さ れた出力電圧波形に変換するための電源処器回路であ る。安定した。そしてよく調節された出力を必要とする 多くの基礎で、切り換えモード電力コンバータは効果的 に使用される場合が多い。切り換えモード電力コンバー フ信号の傾斜を変化させることで前記ランフ信号を修正 20 タは一般的にはインバータ 一次管線が上記インバータ に接続されているトランス。上記トランスの二次登級に 接続された整流子、出力フィルター、及び制御装置を有 する。インバータは一般的には入力図圧をトランスを過 じて負荷される切り換え電圧に変換する電界効果トラン ジスタなどの電源スイッチを有する。そしてこのトラン スは上記電圧を別の値に変換し、上記盤流子は上記コン バータの出力端末で望ましい電圧を発生させる。出力フ ィルター、辺常は出力インダクタ及び出力キャパンタは 負荷として伝達するために上記出力電圧を円滑化し、フ ィルタリングする。

> 【0003】コンバータの出力電圧を調節するための方 法には常圧モード制御と電流モード斟酌の2つの一般的 な方法がある。以圧モード評価の場合、制御美屋は通常 電力コンバータの出力趨末に接続された誤差アンプを有 する。この刻御鉄量は上記誤差アンプと電源スイッチの 間に接続されたモジュレータを有する。誤差アンプは電 カコンバータの出力電圧をモニターして、実際の出力電 圧と望ましい質圧との間の個差を示す誤差信号を発生す る。そしてモジェレータは上記誤受信号に基づいて電源 - スイッチに対する躯動健母を発生させる。例えば、駆動 信号は誤差信号が定期的なランプ信号を上回っている間 は霹雳スイッチを伝導モードに維持しておいてもよい。 また。駆動復号はその定期的なランプ信号が誤差信号に 迫した場合に包ଥスイッチを非伝導モードに移行させる ようにしてもよい。

[0004]

【発明が解決しようとする課題】電流モード制御におい ては、上記電源スイッチを通じてのスイッチ電流は出力 インダクタを通じてのインダクタ電流など電力コンバー 50 夕における電流は定期的ランプ信号と超級されたり、あ るいはその定期的ランプ信号に付加される。コンバータの出力電圧はさらに上記誤差アンプを通じてフィードバックされ、モジュレータに対する誤差信号の1つの成分を提供する。上記の方法及びそのバリエーションは広く用いられており、多くの負荷に対して十分である。

【0005】しかしながら、出力電流で急遽で大きな縁 幅ステップ変化を発生させる低電圧デジタル負荷は誤差 信号を!つの切り扱え国期内でかなり変動させる場合が ある。通常の母圧又は電流モード制御においては、切り 換えサイクルは(電源スイッチが伝導モードとなる)一 次インターバルD及び(電纜スイッチが非伝導モードと なる) 割次インターバル1-Dとに分けることができ る。立下りモジェレーションでは、倒えば、一次インタ ーバルDはモジェレータに対するランプ信号をリセット するタイミング回路で始まり、そのモジュレータに電源 スイッチを伝導モードにさせる。この一次インターバル Dにおいては、ランプ位号は引き続きほぼ一定の傾斜で 立ち上がり続ける。そして、ランプ信号が誤差信号のレ ベルに迫すると、電源スイッチが非任期モードに設定さ れて割次インターバル!-Dが開始される。この副次イ ンターバル1-D中、モジェレータは単にタイミング回 路がランプ信号をリセットして新しい切り換えサイクル の開始を待後するだけである。

【0006】モジュレータは従って一次インターバルD中のアクティブな決定プロセスを示す。誤登億号のいずれの変化も(その誤登億号がランプ信号より大きいのであるから)電源スイッチを任導モードに保持し続けるか、あるいは電源スイッチを非伝導モードにして、それによって(誤登信号がランプ信号以下に低下したのであるから)一次インターバルDを終了させるかのいずれかである。しかしながら、副次インターバル1 - D中はモジェレータはタイミング回路が新しい切り換えサイクルを開始するのを待機していなければならない。電力コンバータの作助状態の変化からもたらされる誤整信号のいずれの変化も有効に無視され、それによって電力コンバータの応答が関限される。

【0007】従って、先行技術において必要なのは電力 コンバータが切り換えサイクルの一次及び副次切り換え サイクル中の電力コンバータの作効条件の変化に迅速に 応答できるようにする回路である。

### [0008]

【課題を解決するための手段】上に述べたような先行技術における不足を譲うために、本発明は電源スイッチに対する躯動信号を発生させるモジュレータを有する切り換えモード電力コンバータと共に使用するための協僚回路。上記コンバータの出力特性における変化を開放するための方法、そして、上記回路又は方法を用いたコンバータを提供する。1つの突路の形態で、この領債回路は

- (1) コンバータの出力特性を感知するセンサーと、
- (2)上記センターに接続されて出力特性の変化を示す 50 出力環境保号に応じて中間信号を発生させる。

中間信号を発生させるフィルターを育する。 モジェレー タばこの中間信号に従って駆動信号の切り扱え期間を調 あし、それによってコンバータの応答遅延を減少させ \*

(10019)本 発明は1つの側面で、コンバータの出力特性(例えば出力電圧又は出力電流)における変化に対するコンバータの応答遅延を減少させるという幅広いコンセプトを導入する。本発明はコンバータが例えば出力電流で急遠で大きな振爆変化を必要とするような関力自間に対して用いられる場合があるという認識に善づいている。本発明はさらに、(電源スイッチが非伝導モードにある) 常額スイッチの副次的なインターバル中に起きる変化は新しい切り換えサイクルが開始されるまで有効には対応できない場合があるという認識にも基づいている。従って本発明はモジェレータが駆動信号の切り換え期間及び電源スイッチのデェーティ・サイクルを関節できるようにする協慎回路を用いて出力特性における変化に対するコンバータの応答遅延を好造に減少させるようにする。

【0010】コンパータがさらにランブ信号をはっせいさせるランプ発生装置を有している本発明のひとつの実施の形態で、モジュレータは上記中間信号に従ってランプ信号を修正する切り換えサイクル比較器を有する。このモジュレータは従ってランフ信号に従って切り換え、期を関節することができる。関連する実施の形態で、切り換えサイクル比較器はランプ信号をりセットすることでそのランプ信号を修正する。別の1つの実施の形態で、切り換えサイクル比較器はランプ信号の傾斜を変化させることでそのランプ信号を修正する。当義者であれば、電源スイッチの切り換え舞踊を確立する上でのランプ信号の使用についてはよく通じているであろう。

【0011】出力特性がコンパータの出力電圧である本 発明の1つの衰竭の形態では、コンパータはさらにラン ブ信号を発生させるランプ発生装置と、出力電圧を基準 電圧と比較して、その結果に基づいて誤差値号を発生さ せる誤差アンプを有している。モジェレータは従ってラ ンプ信号及び誤差値号を受信し、そこから駆動信号を発 生させるデューティ・サイクルを有する。当衆者であれ ば、デューティ・サイクル比较圏及びその機能について はよく辺しているであるう。関連する真範の形態で、こ の制位回路はさらに、出力信号を基準電圧と比較して、 それに基づいて誤差値号を発生させる誤差値号を有す る。従って、フィルターは誤差値号の変化に応じて中間 値号を発生させる。

【0012】出力特性がコンバータの出力電流であり、コンバータがさらに出力キャパシタを有している本発明の1つの実施の形態で、センサーは出力キャパシタと並列接続され、出力電流を示す出力電流信号を発生させるオブザーが回路を有している。フィルターは従ってその出力で途径号に広じて由限度号を発生させる。

[0013]

【発明の真施の形態】図IAには本発明の原理に従って 構成された電力コンバータ100の1つの実施の形態の 構成圏が示されている。 質力コンバータ100は質力コ ンバータ100の入力増末に授税されたインバータ11 0を有している。電力コンパータ100はさらに、イン バータ110に接続された一次登録5.と二次登録5.を 有するトランスT、を有している。電力コンバータ10 Oはさらに、 巻原S」に接続され、上記二次巻級S」によ って供給される定期的AC被形を登録する箜゚強子120~19~出力編末とモジェレータ150との間に接続されてい を有する。電力コンバータ100はさらに、弦流子12 0に接続された出力フィルター130を有する。出力フ ィルター!30は整液子120からの整液された波形を フィルターして電力コンパータ100の出力線末で負荷 190に対する出力電圧ソ。」、を供給する。 収力コンバ ータ100はさらに、インパータ110に接続され、出 力電力Vourをモニターしてインバータ110の切り換 えを関節して出力電圧V•・・・をほぼ一定のレベルに保持

【0014】インバータ110は電力コンバータ100 26 -の入力総末に接続された理想スイッチQ、を有してい る。試御装置140は断続的に電源スイッチQiを切り 換えて一次巻棟S,を通じてDC入力電圧Y, をかけ る。図示されている実施の形態では、インバータ110 は電燈スイッチQ,のOFF期間中にトランスT,のフラ ックスをリセットするためのクランピング回路(クラン ピング・スイッチQ」とクランピング・キャパシタC (1,445) を有する。図示、説明されている突縮の形態は 一般的なインバータ110を示しているが、当業者であ れば本発明の原理を非常に多様なインバータ・トポロジ ーと共に用いることができることは容易に理解できるで あろう。

【0015】盥流子120はフォワード・トポロジーで 函置された第1及び第2の優逸子ダイオードD.、D.を 有する。もちろん、同期登流子又は電流ダブラーを用い たものなど、他の整確子トポロジーも広い意味で十分に 本発明の疑問内である。出力フィルター130は電力コ ンバータ100の出力増末を通じて接続されているフィ ルター・キャパンタCFを育する。出力フィルター13 ()はフィルター・キャパンタC。に接続されたフィルタ ー・インダクタLFを有する。当袰者であれば俺の出力 フィルター・トポロジーも十分に本発明の幅広い商圏内 であることを容易に理解するであろう。

【0016】図示されている実施の形態で、糾御禁忌1 40はランプ発生装置145、箱貸回路160、及びモ ジュレータ150を有する、ランプ発生装置145はタ イミング・スイッチQtaに接続された電流供給源Isane を有する。ランプ発生鉄図145はさらにタイミング・ スイッチQcsを迫じて接続されたタイミング・キャパシ タC,を有する。切り換えサイクル中、電流供給源!

accepはタイミング・キャパシタCyを充電して、ランプ 信号Vaansを立ち上がらせるための口流を提供する。切 り換えサイクルの最後に、タイミング・スイッチQngは 短時間ONして、タイミング・キャパンタCrを放電さ せ、ランプ信号Vgangをリセットする。タイミング・ス イッチQ、、はその後OFFして、電流供給額!、xxxにタ イミング・キャパシタC,を再充電させ、それによって 肌の切り換えサイクルを開始させる。

【0017】協食回路160は電力コンバータ100の る。図示されている実施の形態では、この領債回路16 0はセンサー170、誤登アンプ175、及びフィルタ -180を有する。センサー170は電力コンパータ1 0 0 の出力増末に接続されており、その出力特性を感知 する。 図示された実施の形態で、出力特性は出力電圧V outである。センサー170は第1及び第2の電圧スケ ーリング抵抗器R1、R2を有する電圧スケーリング回 銘を有する。との電圧スケーリング回路は出力電圧V 。。・を増減してスケールされた出力電圧を発生させる。

当然者であれば、電圧スケーリング回路にはよく通じて いるであろう。もちろん、他のタイプの電圧及び電流セ ンサーの本発明の頓広い衛囲内にある。

【0018】誤差アンプ175はセンサー170に接続 されており、そこからの増減された出力電圧を受け取 る。誤差アンプ175はスケールされた出力電圧を基準 営圧V<sub>\*\*\*</sub>・と比較して、その結果に基づいて、(基準弩 圧Vィィムによって示される) 望ましい出力電圧と突厥の 出力以圧V。こことの間のスケールされた差を示す誤差信 号VTHを発生させる。当業者であれば、この音導電圧 のパラメータを示す信号を育する場合もある。

【0019】フィルター180は誤差倡号VTHを受信 して、それに善づいて好ましくは電力コンパータ100 の(出力包圧VOUTなどの)出力特性の変化を示す中間 信号VINTを発生する。図示されている実施の形態で は、フィルター180は以下の式で示すことができる。  $Ks/(\tau 1s+1)(\tau 2s+1)$ 

もちろん、中間信号を発生させることができる他のフィ ルターも本発明の製広い範囲内にある。ここで用いられ ているフィルターという用語は受効的及び能効的フィル ターを含めて、信号の特性を変換(倒えば微分、積分、 ロウバス・フィルタリングなど)できるタイプの回路を 示している。

【0020】モジュレータ150は嬉喰国路160及び ランプ発生差別145に接続されている。 図示されてい る真鍮の形態で、モジュレータ150は切り換えサイク ル比較器152、デューティ・サイクル比較器154、 加算器!56、及びクランピング・スイッチQzを駆動 するための駆動回路158を有する。 加算器156はフ 50 ィルター180に接続されており、それに基づいて中間

10

信号V<sub>111</sub>を受信する。加算器156は中間信号V<sub>111</sub>と 第2の基準電圧V<sub>111</sub>を組み合わせで、切り換えサイクル比較器152に提供される切り換えサイクル停止信号 V<sub>111</sub>をつくりだす。国示された真施の形態で、第2の基準電圧V<sub>111</sub>, は蓄本切り換え開放数をつくりだすのに十分なレベルに設定することができる。切り換えサイクル比較器152は切り換えサイクル停止信号 V<sub>111</sub>を修正する。国示された真協の形态で、切り換えサイクル比較器152は切り換えサイクル停止信号 V<sub>111</sub>を修正する。国示された真協の形态で、切り換えサイクル比較器152は切り換えサイクル停止信号 V<sub>111</sub>をの下さる。目標を可能を到定して、それによってランブ信号 V<sub>111</sub>をりせっトする。もちろん、ランブ信号 V<sub>111</sub>をりせっトする。もちろん、ランブ信号 V<sub>111</sub>をりせっトする。もちろん、ランブ信号 V<sub>111</sub>をりせっトする。もちろん、ランブ信号 V<sub>111</sub>を明むまな発明の帳広い節囲内にある。他の方法も本発明の帳広い節囲内にある。

【0021】その後、デューティ・サイクル比較関15 4 は誤差信号ソーをランプ信号ソニューと比較して、その 結果に基づいて電源スイッチQ、を駆励するための駆動 信号を発生させる。1つの実施の影感で、駆励回路15 8は上記駆動信号を反転してクランピング・スイッチQ ,を駆励するための信号を発生させる。 デューティ・サ イクル比較器154は従ってくその間に電源スイッチQ ,が伝導モードである) 一次インターバルDと(その間 に非電源スイッチQ、が伝導モードである)副次的イン ターバル!-Dとを確立することができる。ランプ信号 Vxxxxを修正することにより、切り換えサイクル比較器 152は中間信号V...に従って図源スイッチQ,の切り 換え期間を調節することができる。従って、箱貸回路1 60は従って、例えば《出力管圧V。。, 又は出力電流C our などの) 出力特性における変化に対する電力コンバ ータ100の応答退延を減少させることができる。

【0023】國示された実施の形態はにおいては、フィルター180は誤意信号V<sub>\*\*</sub>を受信して、それから中間信号V<sub>\*\*\*</sub>、は第2の基準信号と組み合わせられて切り換えサイクル停止信号V<sub>\*\*\*</sub>、か切り換えサイクル停止信号V<sub>\*\*\*</sub>、が切り換えサイクル停止信号V<sub>\*\*\*</sub>、が切り換えサイクル停止信号V<sub>\*\*\*</sub>、が切り換えサイクル停止信号V<sub>\*\*\*</sub>、が切り換えサイクル停止信号V<sub>\*\*\*</sub>、が切り換えサイクル停止信号V<sub>\*\*\*</sub>、

ルに上昇すると一次インターバルDが終わるので、切り 鍛えサイクル停止信号 V.c.の減少は、例えば、出力信 EV...、における対応した減少を引き起こす負荷電流 I ...、の減少に対応して割次的インターバル I - Dを短値 させたり、終わらせたりすることができる。成語鉄屋 I 4 0 は従って一次インターバル D と割次的インターバル I - Dの両方において作動することができる。

【0024】図2Aには、本発明の原理に従って構成された電力コンバータ200の駅の実施の形態の構成図を10 示している。電力コンバータ200は電力トレイン210と財物装置240を育する。電源とレイン210は出力電圧V、を受信して、電力コンバータ200の出力追求で出力電圧V、、を負荷290に加える。閉節装置240は誤量アンプ242、ランプ発生装配245、締停回路260、そしてモジェレータ250を有する。

【0025】製學アンプ242は電力コンバータ200の出力過末とモジュレータ250に接続されている。図示されている突跡の形態で、誤差アンプ242はスケールされた出力電圧を発生させる電力センサー(例えば、20 電圧分割器)244を有する。誤差アンプ242はスケールされた出力電圧を基準電圧Varreと比較して、その結果に基づいて、(善導電圧Varreによって示される)望ましい出力電圧と真際の出力電圧Vortとの間のスケールされた差を示す誤差信号Vaを発生させる。

【0026】ランプ発生検団245はタイミング・スイッチQr,に接続された電流供給源!\*\*\*・を有する。ランプ発生装型245はさちにタイミング・スイッチQr,を選じて接続されたタイミング・キャパシタCrを有する。ランプ発生装置245は図1Aを参照して説明したランプ発生禁置145と類似しているので、ここでは築返し途べない。

【0027】傾向回路260は電力コンパータ200の 出力艦末に接続され、電力コンパータ200の出力特性 を感知するセンサー270を育する。 図示されている臭 施の形態では、出力特性は出力電流「。。」である。セン サー270は電力コンバータ200の出力過末と負荷9 00との間に接続された電流センサーを育する。例の実 館の形竄では、センサー270は電力コンパータ279 の出力キャパシタ(又は出力インダクタ)に並列接続さ れたオブザーバ回路を有しており、これは出力電流! 。。、を示す出力包圧信号を発生させる。オブザーバ回路 をより良く理解するためには、Boylanらに対する"Syste m and Nethod for Determining Gutput Current and Co nverter Employing the Same"と題する朱国特許出類N o. 09/374, 217を参照されたい。なおこの係 周特許はその全体が参照によって本明細書に組み込まれ ている。当要者であれば、もちろん、伯のタイプのセン サーも本発明の幅広い凝囲に十分に含まれていることは 容易に理解できるであろう。このセンサーは、別の其施 50 の形態では電力コンバータ200の出力特性の変化を示 す外部信号を感知するように適合化させることができ る。この信仰回路260はさらに、センサー270に接 続されたフィルター280を有する。フィルター280 は電力コンバータ200の出力電流!。。この変化を示す 中間信号Vierを発生する。電力コンバータ200の出 力電流!。。すから直接中間信号Vフォォ゙を発生させること で、補償回路260は出力電流!。。この急速で大きな振

幅ステップ変化により迅速に応答できるようになる。

【0028】モジュレータ250はランプ発生装置24 5. 椿僕回路260及び選差アンプ242に接続されて 10 わらせ、タイミング・キャパシタCyを放電させて、ラ いる。図示された実施の形態では、モジュレータ250 は切り換えサイクル比較器252、デューティ・サイク ル比較器254、及び加算器256を有する。そジュレ ータ250は図1Aの電力コンバータ100に関連して 図示。越明したモジュレータ150と類似しており、こ こでは詳細には説明しない。モジュレータ250は福儀 回路260から中間信号V, ntを受信し、それに従って 駆動信号の切り換え期間を調節し、それによって出力電 徳 I eur における急速で大きな振幅ステップ変化に対す る電力コンバータ200の応答遅延を減少させる。

【0029】図2Bは図2Aの電力コンバータ200に 関連した波彩のグラフ表示を示すものである。従って、 電力コンバータ200の動作は図2A及び図2Bの両方 を参照して説明する。負荷290は出方電力!。。」にお ける急速で大きな振幅ステップ変化を必要とする場合が ある。図示されている実施の形態では、フィルター28 ①はセンザー270からの(出力電流 Tourを示す) 出力 電流信号を受信して、それから中間信号Vierを発生さ せる。中間信号ソロマはその後第2の基準信号VALEAと 組み合わされて、切り換えサイクル停止個号Vscrをつ くりだす。切り換えサイクル停止値号V。これを用いて、 出力電流!ourにおける急速で大きな振幅ステップ変化 に対する応答における副次的インターバル1-Dを短縮 又は停止することができる。

【0030】図3Aには、本発明の原理に従って構成さ れた電力コンバータ300の別の実施の影態の構成図が 示されている。電力コンパータ300は電源トレインと 制御装置を有する。電源トレイン300は入力電圧Vは を受け取り、電力コンバータ300の出力總末の負荷3 00に出力電圧V。、を加える。制御装置340は誤差 アンプ342、ランプ発生統置345、總償回路36 0. 及びモジュレータ350を有する。

【0031】誤差アンプ342は電力コンバータ300 の出力追案とモジュレータ350に接続されている。誤 差アンプ342は図2Aに図示、説明した誤差アンプ2 42と類似しており、従って、ここでは説明しない。 【0032】ランプ発生統置345はタイミング・スイ ッチQn,に接続された電流供給源!sageを有する。ラン プ語生態置345はさらにタイミング・スイッチQrsを いる。ランプ発生感避345はさらに(第1のダイオー FD。を介して)タイミング・スイッチQiaに接続され たランプ・リセット比較器347も有する。切り換えサ イクル中、電流供給額!\*\*\*\*はタイミング・キャパシタ Crを充電するための電流を提供して、ランプ位号V AABFを立ち上がらせる。ランプ信号V BABFが一度ランプ 基準電圧V...、に相当する関値に達すると、ラン プ・リセット比較器347はタイミング・スイッチQ。。 を短時間ONさせることによって切り換えサイクルを終 ンプ信号V<sub>KARP</sub>をリセットする。そうすると、タイミン グ・スイッチQraはOFFして、電流供給源!tageにタ イミング・キャパシタC、を再充電させ、それによって

【0033】補償回路360は電力コンバータ300の 出方端末に接続されたセンサー370を有しており、こ のセンサー370は電力コンバータ300の出力電流1 омтを感知する。補償回路360はさらにセンサー37 ○に接続されたフィルター380を育する。フィルター 26 380は電力コンバータ300の出力電流 [our におけ る変化を示す中間信号V,,,を発生する。電力コンバー タ3 0 0 の出力電流 l autから直接中間信号 V tat を発 生させることにより、補償回路260は出力電流 1。。・・ における急速で大きな振幅ステップ変化に対するより迅 速に応答できる。

別の切り換えサイクルを開始させる。

【0034】モジュレータ350はランプ発生装置34 5. 補償回路360、及び誤差アンプ342に接続され ている。図示されている実施の形態では、モジェレータ 350は切り換えサイクル比較器352、デューティー 39 サイクル比較器354、及びAND回路356を有して いる。モジュレータ350は補償回路360から中間億 号Vュォャを受信し、それに従って駆動信号の切り換え期 間を関節し、それによって出力電流しまっにおける急速 で大きな振幅ステップ変化に対する電力コンバータ30 0の広答遅延を減少させる。図示された実施の形態で は、AND回路356は切り換えサイクル比較器352 に(電源スイッチQ!が非電通モードにある場合に)副 次的インターバル!-D中に切り換えサイクルを終了さ せて駆動信号の切り換え期間を調節できるようにしてい る。もちろん、AND回路356を省略して切り換えサ イクル比較器352が切り換えサイクルの部分(つま り、一次インターバルDが副次的インターバル1-D か)には関係なく切り換えサイクルを終了させるように **することもできる。** 

【0035】図3Bに、図3Aの電力コンパータ300 に関連する波形のグラフ表示が示されている。電力コン バータ300は従って、引き続き図3A及び3Bを参照 して検討する。負荷390は出力電流 1。これにおける急 速で大きな振幅ステップ変化を必要とする場合がある。 通じて接続されたタイミング・キャパシタC, を有して 50 図示されている実施の形態で、フィルター380はセン 13

サー370から(出力電流! ๑๑, を示す) 出力電流信号を 受信し、それから中間個号Vianを発生させる。この中 聞信号V、、、はその後第2の基準切圧V。、、、と比較され て、AND回路356に対して信号を提供する。AND 回路356は切り換えサイクル比較器352に(電源ス イッチQ、が非伝導モードである) 副次的インターパル 1-Dを短縮したり、終了させたり出来るようにする。 【0036】図4Aに、本発明の原理に基づいて構成さ れた日力コンパータ400の駅の実施の形態の構成図で ある。電力コンパータ400は(バック・コンパータと 10 5 間償回路460、及び誤差アンプ442に接続され して図示されている)電力トレイン410と制御鉄置4 40を有する。電源トレイン410は入力電圧V,。を受 個し、電力コンバータ400の出力機末で負債400に 対する出力電圧 ٧。。, を供給する。 電源トレイン 4.10 がバック・コンバータとして示されているが、当業者は フォワード、フライバック、及びバックワード・トポロ ジーを含めて彼々のコンバータ・トポロジーに本発明を 適用できることは容易に理解できるであろう。 詞御装置 440は誤差アンプ442 ランプ発生蛟蹬445、縮 位回路460及びモジュレータ450を有する。

【0037】誤差アンプ442は鑑力コンパータ400 の出方鑑末とモジュレータ450に接続されている。図 示されている突縮の形態で、誤差アンプ442はスケー ル去れた出力電圧を発生させる電圧センサー(用えば電 圧分割器) 444を有する。誤差アンプ442はスケー ルされた出力は圧を基準は圧V。ここと比較して、その結 果に暮づいて(基礎超圧Vales によって示される) 登 ましい出力電圧と実際の出力電圧V。。、との間のスケー ルされた差を示す誤差信号V、」を発生する。

【0038】誤整信号445はタイミング・スイッチQ 30 1,に接続された電流供給源 [444,を有する。ランプ発生 袋蹬445はタイミング・スイッチQngを選じて接続さ れた第1のタイミング・キャパシタCっを有している。 ランプ発生装置445はさらにタイミング・スイッチQ \*\*を適じて抵続された直列に接続されたタイミング・キ ャパシタCィ」と傾斜像正スイッチQ、、・・・ を有してい る。通常の切り換えサイクル中、傾斜修正スイッチQ scoreはONとなり、電液供給源 [ asserは電流を供給し て第1及び第2のタイミング・キャパンタCra. Craの 両方を充電し、ランプ信号 Vannを立ち上がらせる。そ して、切り換えサイクルが終了すると、タイミング・ス イッチQ.,は短時間ONして、第1及び第2のタイミン グ・キャパシタCii、Ciiの両方を放電させ、ランプ値 号Vヒュルルをリセットさせる。そうするとタイミング信号 QuikOFFになり、電流供給源しいがタイミング・ キャパシタで、を再充電させ、それによって別の切り換 えサイクルを開始させる。

【0039】補償回路460は電力コンバータ400の 出力協家に極続され、電力コンパータ400の出力電流 !eurを感知するセンサー470を有する。糖貸回路4

60はさらに、センサー470に接続されたフィルター 480を有する。フィルター480は電力コンパータ4 0 0の出力電流 1。。、における変化を示す中間信号 7.。、 を示す中間信辱٧,,,を発生する。電力コンバータ40 ①の出力電流 I 🔐 から直接中間信号 V 📺 を発生するこ とによって、補償回路460は出力電流!。。。における。 急速で大きな振幅ステップ変化により迅速に対応できる ようになる。

【0040】モジュレータ450はランプ発生装置44 ている。図示されている実施の形態で、モジュレータ4 50は切り換えサイクル比较器452とデューティーサ イクル比較器454を有する。モジュレータ450は縞 位回路460からの中間信号Vintを受信し、それに応 じて傾斜像正スイッチQs.see を作動させる。例えば、 モジェレータ450は出力電流 lourにおける急遠で大 きなステップ変化に応じて、傾斜修正スイッチQscore をOFFさせることができる。傾斜修正スイッチQ xxxx をOFFにすることによって、モジュレータ45 ①はランプ信号Vaan,の切り換え園波敏を変化させ、 それによって出力電流!。。。における急速で大きなステ ップ変化に対する電力コンバータ400の応答遅延を舐 少させることができる。また、ランプ信号Vsы。を中間 信号ソロスに応じて電流供給額「スペルを調節することに よって修正することができる。

【0041】図4Bに、図4Bの電力コンバータ400 に関連した波形のグラフ表示を示す。従って引き続き図 4 A及び4 Bを参照して電力コンバータ4 0 0 の動作を 説明する。 負荷490は出力電流 1.07における急速で 大きなステップ変化を必要とする場合がある。フィルタ ー480はセンサー470からの(出力電流!・・・・を示 ず)出力電流信号を受信し、それから中間信号V1m7を 発生させる。中間信号V147はその後第2の音道電圧V ser, と組み合わせられて、ランプ信号 Vsaneの切り換え 国波数を変更するためにランプ発生検認4.4.5に用いち れる傾斜修正信号Vcares をつくりだす。制御装置4.4 Oは従って出力電流!。。, における急速で大きなステッ プ変化に対するほカコンバータ400の応答遊話を減少 させることができる。

【0042】当業者であれば、領債回路及びそれに関連 した方法の上に述べた真鍮の形態が倒示の目的のために のみ関示されたもので、コンバータの応答遅延を減少さ せることができる他の実施の形態も本発明の幅広い超盟 のうちにあることは容易に理解出来るであろう。さら に、本発明の例示的な実施の形態は上に具体的な電子部 品を参照して上に図示した。しかしながら、当然者であ ればそれら構成部品を(必ずしも同じタイプのものでは ない他の格成部品と〉置換して望ましい状態をつくりだ したり、望ましい結果を達成したりすることが容易に可 SO 館であることは理解できるであろう。例えば、ひとつの (9)

構成部品の代わりに複数の部品を用いることも可能であ るし、その逆の場合も可能である。本発明の原理は能動 的クランプを用いない回路トポロジーも含めて非常に多 様な電源回路トポロジーに適用することができる。さら に、本発明の原理は個別又は統合磁気回路を用いた組々 のハーフ・ブリッジ、フル・ブリッジ、フライバック、 そしてプースト・コンバータ・トポロジーにも適用する ことができる。個別及び統合磁気技術を用いた種々の電 カコンバータ・トポロジーをより良く理解するために は、参照によって本明細書にその全体が組み込まれる内 19 バータの肌の実態の形態の構成図。 dolph P. Stevens and Gordon Bloomic & & ModernDC-To -DC Switchedwode Power Conventer Circuis, Van Nost rand Reihold Company, New York (1985)及びHuaに対し て1993年11月16日付けで発行されたZero-Volta ge Transition RMM Convertersを参照されたい。

【図画の館草な説明】

【図1】A 本発明の原理に従って構成された電力コン バータの1つの実施の形態を示す構成図。

B 図1Aの電力コンバータに関連した波形を示すグラ

【図2】A 本発明に原理に従って構成された電力コン バータの別の実施の形態を示す構成図。

B 図2 Bは図2 Aの電力コンバータに開連した波形を 示すグラフ。

【図3】 A 本発明の原理に従って攻勢された電力コン

B 図3Aの電力コンパータに関連した波形を示すグラ 7.

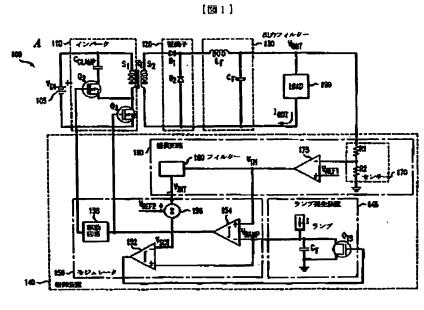
【図4】 A 本発明の原理に従って構成された電力コン バータのさらに別の実施の形態の構成図。

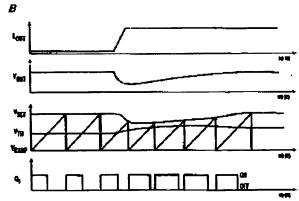
B 図4 Bは図4Aの電力コンバータに関連した波影の グラフ。

2003/11/11

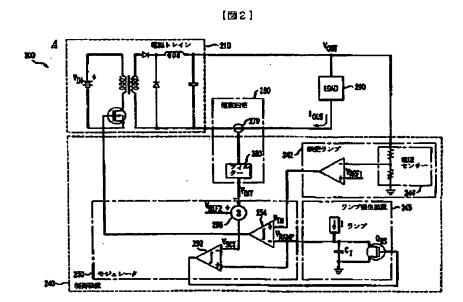
特闘2001-112250

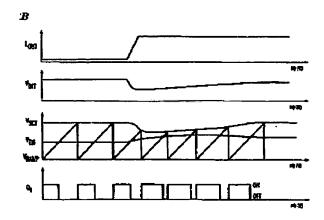
(10)





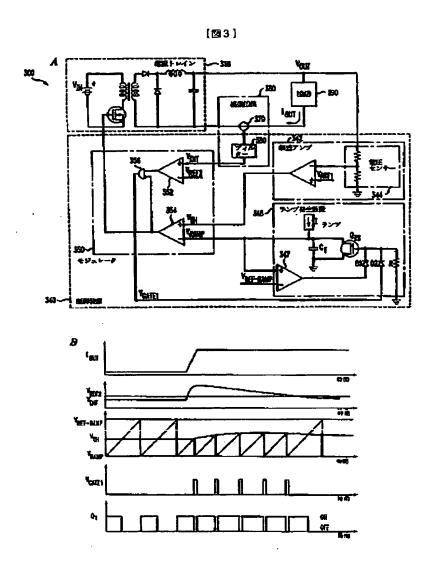
(11)





特闘2001-112250

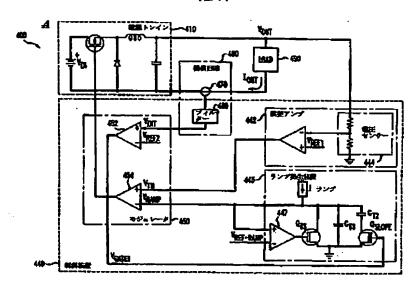
(12)

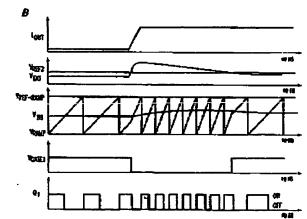


特闘2001-112250

(13)

[四4]





フロントページの続き

(71)出願人 596077259

600 Mountain Avenue, Murray Hill. New Je rsey 07974-0635U.S.A.

(72)発明者 ジェフリー ジョン ボイラン

アメリカ台衆国、75252 テキサス、ダラ ス. フランクフォード ロード 7421、ア パートメント 2915

(72)発明者 マーク エリオット ヤコビス

アメリカ台衆国、75248 テキサス、ダラ ス、アップルクロス レーン 7615

(14)

特闘2001-112250

(72)発明者 ビジャヤン ジョセフ アメリカ合衆国、75023 テキサス、ブラ ノ、ラッセル サークル 3328